

MINISTÉRIO DA EDUCAÇÃO  
CENTRO FEDERAL DE EDUCAÇÃO TECNOLÓGICA DE MINAS GERAIS  
DIRETORIA DE GRADUAÇÃO

Plano de Ensino

Campus Nepomuceno

<b>DISCIPLINA:</b> Laboratório de Sistemas Digitais	<b>CÓDIGO:</b> 04/8
---	---------------------

<b>VALIDADE</b>			
<b>Início:</b>	2017/02	<b>Término:</b>	

<b>Carga Horária:</b>	<b>Total:</b> 30	<b>Semanal:</b> 02	<b>Créditos:</b> 02
<b>Modalidade</b>	Prática		
<b>Classificação de Conteúdo pelas DCN</b>			Profissionalizante

**EMENTA:** Verificações experimentais dos circuitos combinacionais e sequenciais, abordados na disciplina Sistemas Digitais.

<b>Cursos</b>	<b>Período</b>	<b>Eixo</b>	<b>Obrig.</b>	<b>Optativa</b>
Engenharia Elétrica	6º	Eletrônica	X	

<b>Departamento/Coordenação:</b>	Elétrica
----------------------------------	----------

<b>INTERDISCIPLINARIDADES</b>	
<b>Pré-requisitos</b>	<b>Código</b>
<b>Co-requisitos</b>	
Sistemas Digitais	05/8
<b>Disciplinas para as quais é pré-requisito</b>	
<b>Disciplinas para as quais é co-requisito</b>	

<b>Objetivos:</b> A disciplina devesse possibilitar ao estudante:	
1	Realizar experimentos iniciais que objetivam aplicar os conceitos de circuitos digitais;



Prof. Rodrigo de Sousa e Silva  
SIAPE: 1971757

MINISTÉRIO DA EDUCAÇÃO  
CENTRO FEDERAL DE EDUCAÇÃO TECNOLÓGICA DE MINAS GERAIS  
DIRETORIA DE GRADUAÇÃO

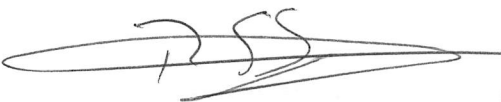
Plano de Ensino

Campus Nepomuceno

2	Tomar contato com montagens de circuitos integrados digitais (C.I.s).
---	---

Unidades de ensino		Carga horária Horas/aula
1	Normas, montagens e instrumentação de laboratório eletroeletrônico	05
2	Circuitos combinacionais: portas lógicas, codificador/decodificador, multiplexador/demultiplexador	15
3	Circuitos Sequenciais: flip-flops, registradores, contadores, memórias	10
<b>Total</b>		<b>30</b>

BIBLIOGRAFIA	
Literatura	Título
Básica	TOCCI, R. J.; WIDMER, N. S.; MOSS, G. L. <b>Sistemas digitais: princípios e aplicações</b> . 10 ed. São Paulo: Pearson do Brasil, 2007
Básica	ROTH JR, C. R. C. H. ; KINNEY, L.L.: <b>Fundamentals logic design</b> . 6th. Stamford: Cengage Learning, 2010.
Básica	WAKERLY, J. K. <b>Digital design: principles and practices</b> . 4th. Upper Saddle River: Prentice Hall, 2006
Complementar	BIGNELL, J. W. ; DONOVAN, R. <b>Eletrônica Digital</b> . 5. ed. São Paulo: Cengage Learning, 2010.
Complementar	FLOYD, T. L. <b>Sistemas Digitais:: fundamentos e aplicações</b> . 9. ed. Porto Alegre: Bookman, 2007
Complementar	IDOETA, I. V., CAPUANO, F. G. <b>elementos de Eletrônica Digital</b> . 40. ed. São Paulo: Érica, 2008.
Complementar	MANO, M. M. <b>Digital design</b> . 2th New Jersey: Prentice Hall, 2002.
Complementar	PEDRONI, V. A. <b>Eletrônica digital moderna e VHDL</b> . São Paulo: Campus/Elsevier, 2010.



Prof. Rodrigo de Sousa  
SIAPE: 1971757